

# 7262 ポテンシオメータトランスデューサ (ポテンシオメータ絶縁信号変換器)

## 形名

7262 -    -    -     
           ①          ②          ③

## ●入力

ポテンシオメータの抵抗値 (100Ω~10kΩ)

### ①出力信号

- |                                  |                                     |
|----------------------------------|-------------------------------------|
| 01: DC 0~ 10mV                   | 13: DC ± 1V                         |
| 02: DC 0~100mV                   | 14: DC ± 5V                         |
| 03: DC 0~ 1 V                    | 15: DC ± 10V                        |
| 04: DC 0~ 5 V                    | 10: 上記以外のDC±電圧出力<br>(±10mV以上±10V以下) |
| 05: DC 0~ 10 V                   | 23: DC 0~ 1mA                       |
| 09: DC 1~ 5 V                    | 29: DC 4~20mA                       |
| 00: 上記以外のDC電圧出力<br>(10mV以上10V以下) | 20: 上記以外のDC電流出力<br>(100μA以上20mA以下)  |

### ②電源電圧

- A: AC 85~264V  
 C: DC 90~170V  
 9: DC 20~ 30V

### ③応答速度 (0→90%)

- ブランク: 200ms以下  
 F: 5ms以下

## 一般仕様

許容差	±0.1% of SPAN at 23℃
温度特性	±150ppm/℃
ポテンシオメータの 入力供給電圧	0.5V
出力調整範囲	ZERO: 入力抵抗値の 0~ 50% SPAN: 入力抵抗値の50~100%
絶縁抵抗	入力-出力-電源各間 DC 500Vにて100MΩ以上
耐電圧	入力-出力-電源各間 AC2000V 1分間 端子一括-外箱間 AC2000V 1分間
供給電源	AC85~264V (50/60Hz) 5VA以下 DC90~170V 30mA以下 DC20~ 30V 90mA以下
動作周囲温度	-5~55℃
保存温度	-20~70℃
質量	本体: 約120g 端子台: 約 40g

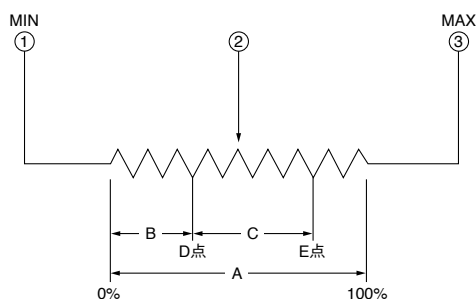
## 入力仕様

入力: ポテンシオメータの抵抗値 (100Ω~10kΩ)

## 出力仕様

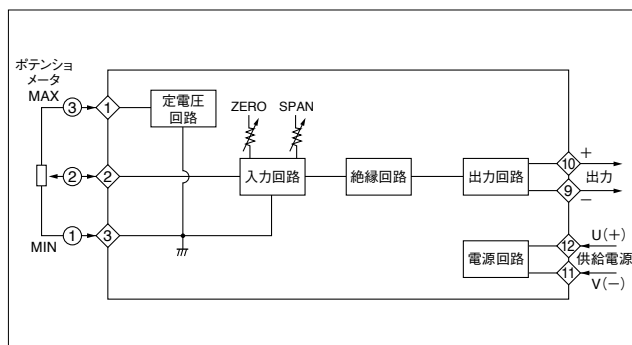
出力信号	出力インピーダンス	許容負荷抵抗
DC 0~ 10mV	約10Ω	10kΩ以上
DC 0~100mV	約100Ω	100kΩ以上
DC 0~ 1 V	0.1Ω以下	100Ω以上
DC 0~ 5 V		500Ω以上
DC 0~ 10 V		1kΩ以上
DC 1~ 5 V		500Ω以上
DC ± 1 V		2.5kΩ以上
DC ± 5 V	5MΩ以上	5kΩ以上
DC ± 10 V		0~15kΩ
DC 0~ 1mA		0~750Ω
DC 4~ 20mA		

## 出力信号の調整範囲



- A: ポテンシオメータの入力抵抗値 (0~100%)  
 B: ZEROカット範囲  
 C: 測定範囲  
 D: 測定範囲の最小値 (0~50%)  
 E: 測定範囲の最大値 (0~50%) + (50~100%) 但しE≤100%  
 (注) ZERO調整を先に行いその後SPAN調整を行えば相互干渉は受けません。

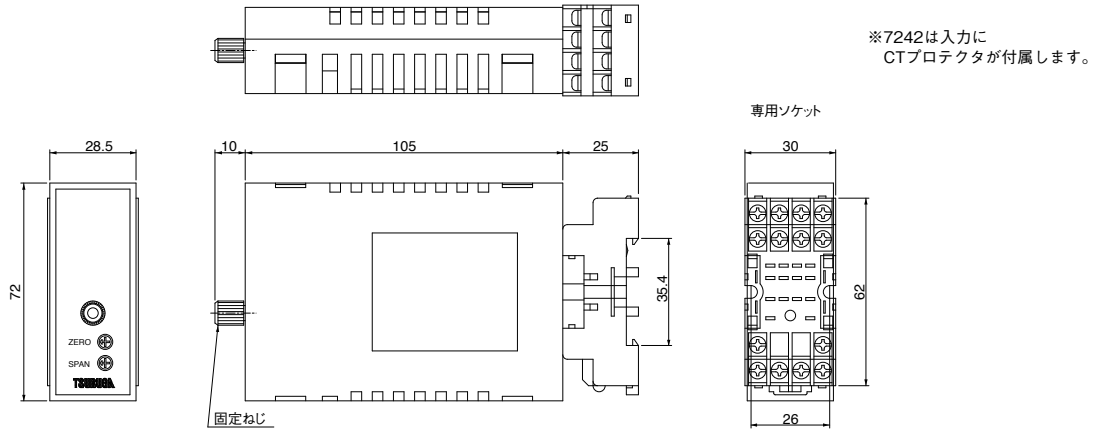
## ブロック図



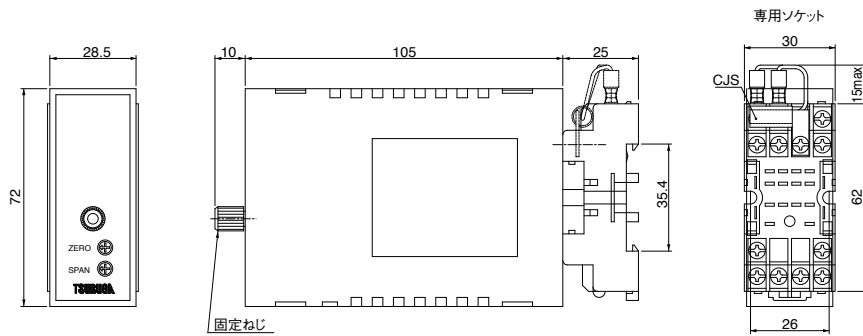
# 7200シリーズ外形図

## ■外形図

7212, 7216, 7242, 7252, 7262, 7275



7222



単位：mm

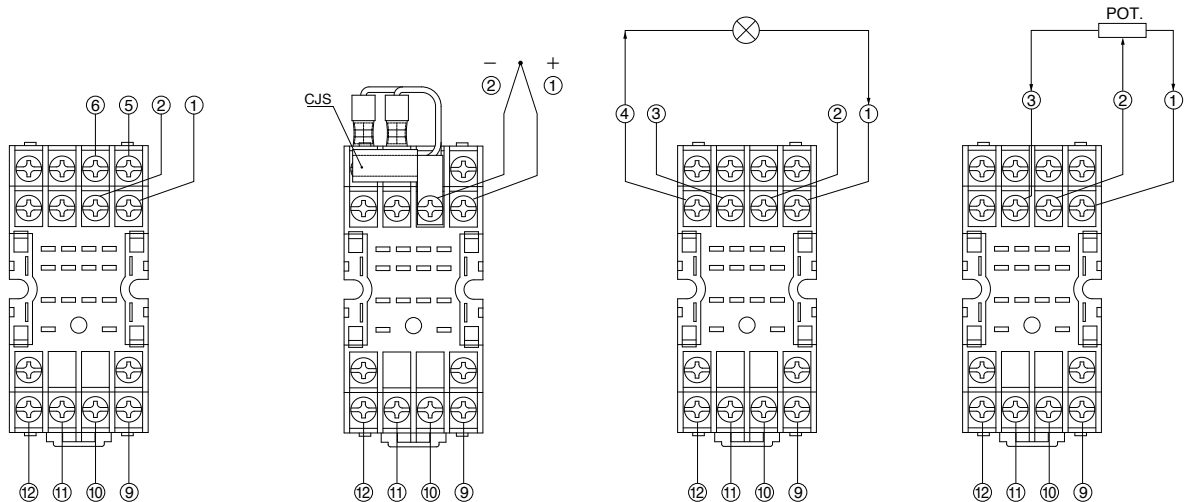
## ■端子番号

7212, 7216, 7242, 7275

7222

7252

7262



※7242は入力にCTプロテクタが付属します。